

高性能准谐振开关电源控制芯片

概述

PM3203是一款工作于QR模式的开关电源控制芯片。多项创新的专利技术，使得可以同时应用在高PF(APFC)和低PF恒压应用中，PM3203主要应用100W以内功率的离线式开关电源系统。

PM3203集成了高压快速启动及供电模块，将在启动完成后，关闭快速启动模块，不但提高了系统效率，还可以轻松实现30mW待机，满足6级能效的要求。

PM3203工作于电感电流临界工作模式，配合开关管漏极电压谷底开通技术（QR），从而实现了超高系统效率和超低EMI。

PM3203集成了多重的保护功能，包括逐周期电流限制（OCP），过载保护（OLP），VCC欠压保护（UVLO）和过压保护（OVP），过温保护（OTP）以及各个引脚的开路、短路保护功能，从而使系统具备高可靠性。

PM3203采用SOP8封装。

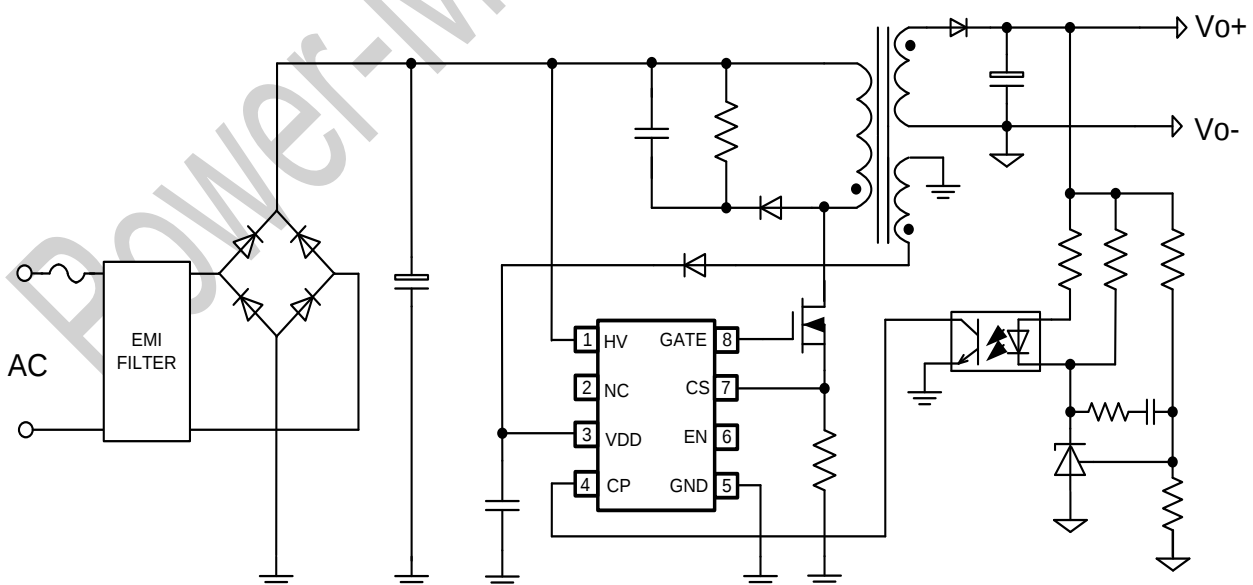
特点

- 高PF或低PF恒压应用
- 高压快速启动及供电
- 满足6级能效
- 可编程软启动
- 内置ZCD采样，无需要FB采样
- 内置QR技术
- 超宽的动态响应范围
- 集成了多重保护功能：
 - 逐周期电流限制（OCP）
 - 过载保护（OLP）
 - VCC欠压保护（UVLO）
 - VCC过压保护（OVP）
 - 过温保护（OTP）
 - CS电阻短路保护

应用

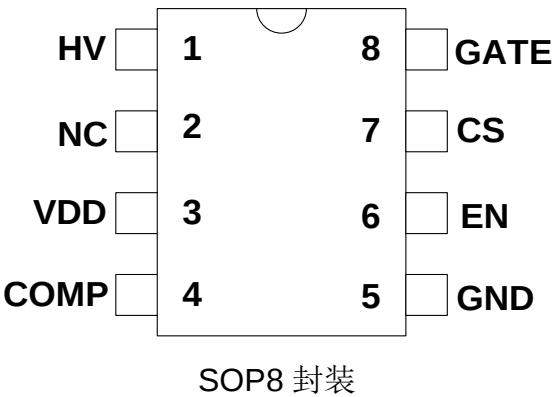
离线式开关电源
适配器，充电器
TV电源，辅助电源，推杆电源等
恒压源...

典型应用图





引脚封装



引脚描述

引脚编号	引脚名称	描述
1	HV	高压启动及供电端
2	NC	悬空
3	VDD	芯片电源端
4	COMP	输出反馈及软启动设定端
5	GND	芯片接地端
6	EN	使能端
7	CS	电流采样端
8	GATE	栅极驱动端

订购信息

订购型号	温度范围	封装	包装
PM3203	-40℃~105℃	SOP8	4,000 颗/盘 编带

极限参数⁽¹⁾⁽²⁾

符号	脚位	描述	范围	单位
V_{HV}	1	高压启动及供电端电压	-0.3~500	V
I_{VDD}	3	VDD脚最大钳位电流	5	mA
V_{VDD}	3	VDD脚电压	-0.3~30	V
V_{GATE}	8	栅极驱动端电	-0.3~30	V
$V_{COMP/EN/CS}$	4,6,7	COMP/EN/CS 脚电压	-0.3~6	V
θ_{JA}	---	热阻（结温-环境）	150	°C/W
T_j	---	最大工作结温	-40~150	°C
T_{stg}	---	存储温度范围	-55~150	°C
ESD	--	静电（人体模式）	2	kV

说明:

(1) 最大极限值是指超出该工作范围，芯片可能损坏。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数，该规范不予保证其精度，但其典型值反映了器件性能。

(2) 无特别说明，所有的电压以GND作为参考。

电气参数⁽³⁾

(无特别说明外，VDD=10V, Ta=25°C)

符号	参数	测试条件	最小值	典型值	最大值	单位
电源供电部分						
VDD	VDD 钳位电压	$I_{CC} < 5mA$	13	14	15	V
V_{DDON}	芯片开启工作电压	VDD 上升	7.5	8	8.5	V
V_{DDOFF}	芯片关断电压	VDD 下降	5	6	7	V
V_{DDOVP}	过压保护	$I_{CC} > 5mA$	15	16.5	18	V
I_{SS}	启动供电电流	$F_{sw} = 0kHz$			6	mA
I_{SOP}	静态工作电流	$F_{sw} = 0kHz$			200	uA

电气参数^(续) (3)

(无特别说明外, VDD=10V, Ta=25℃)

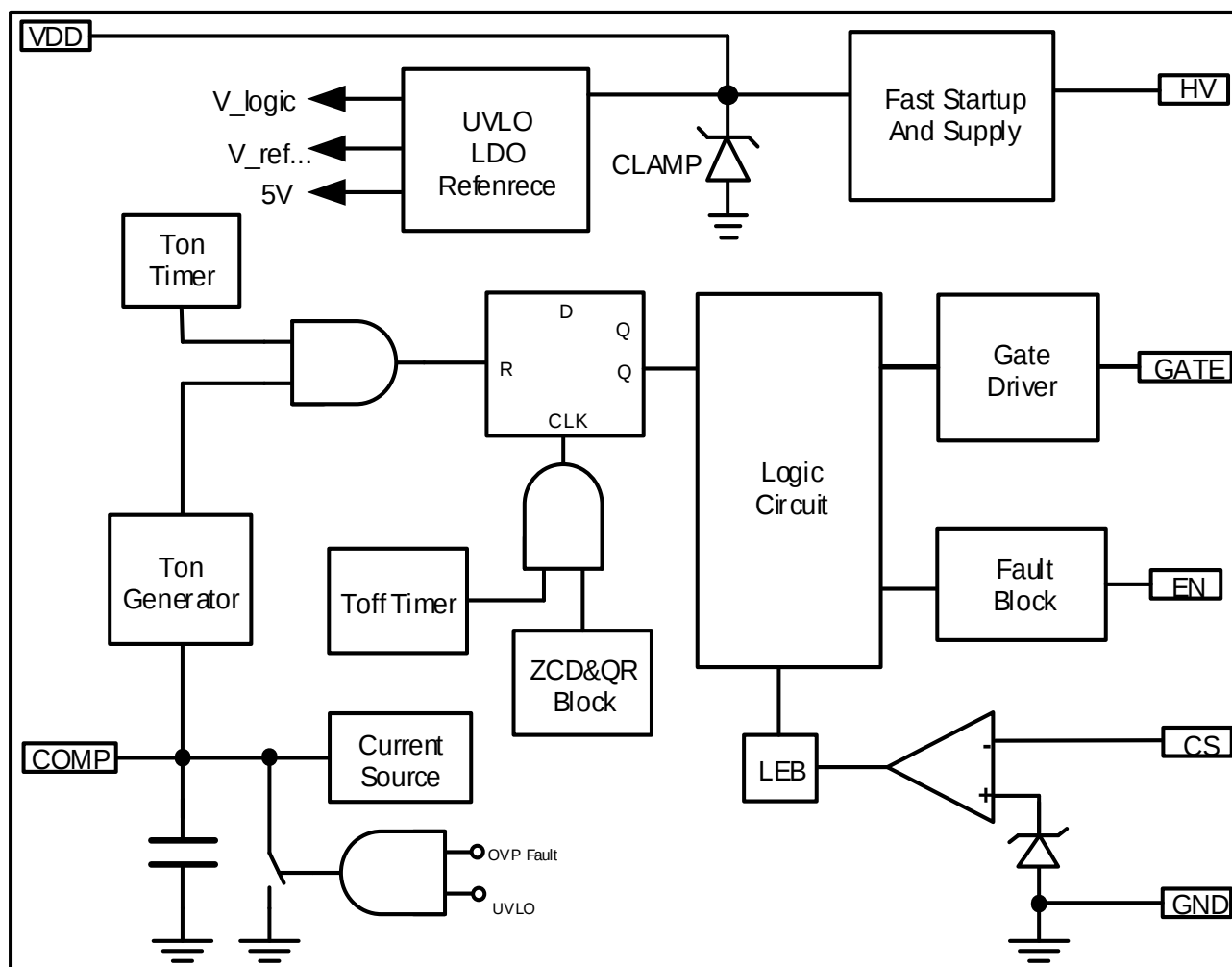
符号	参数	测试条件	最小值	典型值	最大值	单位
电流采样						
V _{CSMAX}	CS 最大电流基准		1.15	1.2	1.25	V
V _{CS_OVP}	CS 保护电压基准			2		V
T _{LEB}	电流采样消隐时间			350		nS
T _{DELAY}	关断延时时间			150		nS
OVP 保护						
V _{dis_h}	OVP 高电平阈值			2.0		V
V _{dis_l}	OVP 低电平阈值			1.9		V
R _{EN_PD}	EN 脚内部下拉电阻			500		kΩ
振荡器						
T _{OFF_MAX}	最大关断时间		150		300us	uS
T _{OFF_MIN}	最小关断时间			3		uS
T _{ON_MAX}	最大开通时间		30		50	uS
CP 反馈及软启动设定端						
V _{COMP_MAX}	最大电压			3.5		V
I _{SINK}	最大下拉电流			40		uA
I _{SOURCE}	最大上拉电流			40		uA
R _{UP}	CP 上拉电阻			50		kΩ
MOSFET 驱动极						
V _{GATE_H}	驱动高电平阈值			VDD-0.1		V
V _{GATE_L}	驱动低电平阈值			0.1		V
Tr	驱动电压上升时间	C _{GS} =1nF		120		nS
Tf	驱动电压下降时间	C _{GS} =1nF		40		nS
过温补偿						
T _{OTP}	过温保护点 ⁽⁴⁾			150		℃
H _{OTP}	过温保护迟滞 ⁽⁴⁾			20		℃

说明:

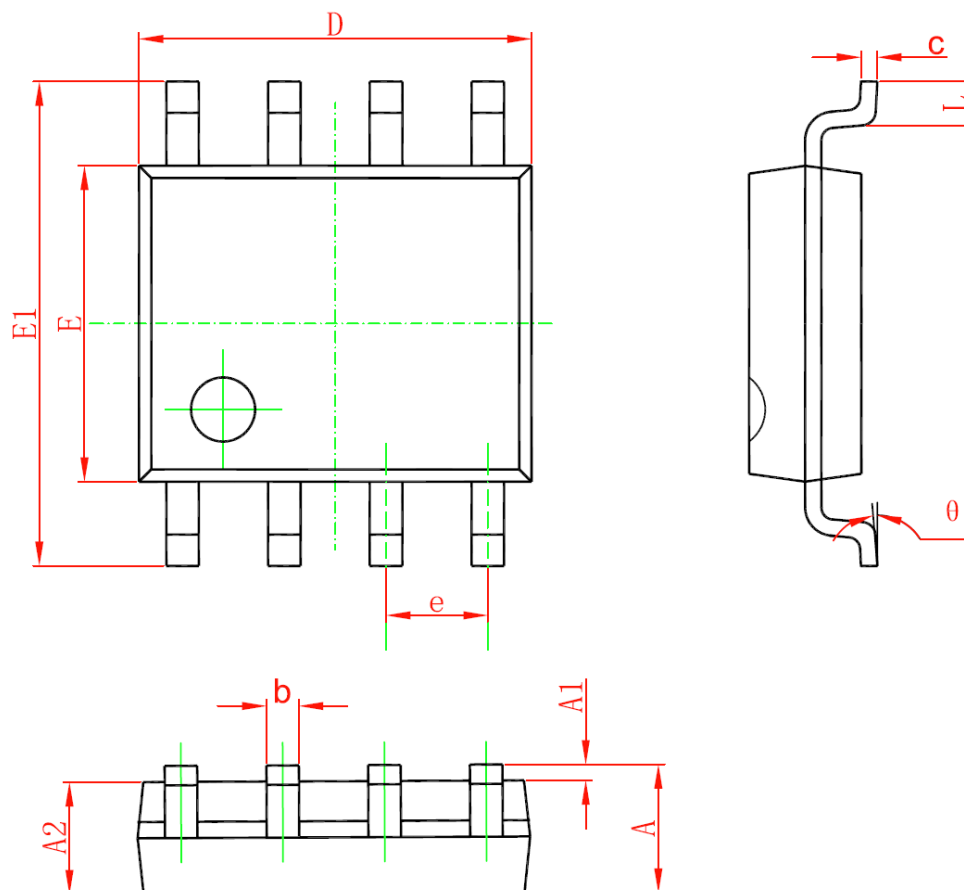
(3) “电气参数”典型值为设计理论值, 最小值和最大值由测试统计保证。

(4) 数据是基于PMS实验室测试所得结果。

内部框图



SOP8 PACKAGE OUTLINE DIMENSIONS



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.200
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°



版本信息

修订日期	版本	版本升级原因
2019-3-10	Draft	首版
2020-3-10	V1.0	正式版
2019-9-11	V1.1	优化了芯片描述
2019-9-26	V1.2	增加BRO定义
2020-6-3	V1.3	优化了芯片描述电器参数等部分信息
2020-6-9	V1.4	优化了电器参数
2021-4-22	V1.5	对应SC更新

P.S.: Power Micro-Electronics Tech reserves the final right to interpret the terms and conditions of this content.